

МІНІСТЕРСТВО ОСВІТИ І НАУКИ УКРАЇНИ
НАЦІОНАЛЬНИЙ УНІВЕРСИТЕТ КОРАБЛЕБУДУВАННЯ
імені адмірала Макарова

Навчально-науковий інститут автоматики та електротехніки

Кафедра електричної інженерії суднових та роботизованих комплексів

ЗАТВЕРДЖЕНО



Проректор з науково-педагогічної
роботи

 Слободян С.О.

РОБОЧА ПРОГРАМА НАВЧАЛЬНОЇ ДИСЦИПЛІНИ
Program of the Discipline

Електроніка і мікросхемотехніка
Electronics and integrated circuitry

рівень вищої освіти: перший (бакалаврський)

тип дисципліни: нормативна

мова(и) викладання: українська

Робоча програма навчальної дисципліни «Електроніка і мікросхемотехніка» є однією із складових комплексної підготовки фахівців за галуззю знань – G Інженерія, виробництво та будівництво, спеціальністю – G3 «Електрична інженерія», освітньою програмою «Електромеханіка і електроенергетика»

«02» квітня 2025 року, __ с.

Розробник(и): к.т.н. Костенко Д.В., доцент кафедри електричної інженерії суднових та роботизованих комплексів

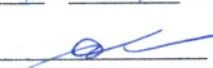
Проект робочої програми навчальної дисципліни «Електроніка і мікросхемотехніка» узгоджено з гарантом освітньої програми «Електромеханіка і електроенергетика»

Гарант освітньої програми

«Електромеханіка і електроенергетика»  д.т.н. Яна Волянська

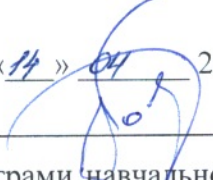
Проект робочої програми навчальної дисципліни «Електроніка і мікросхемотехніка» розглянуто на засіданні кафедри електричної інженерії суднових та роботизованих комплексів

Протокол № 8 від «04» 04 2025 р.

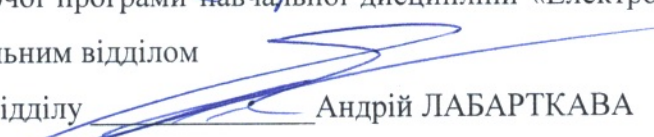
Завідувач кафедри  Дмитро КОСТЕНКО

Проект робочої програми навчальної дисципліни «Електроніка і мікросхемотехніка» розглянуто Навчально-методичною комісією Навчально-наукового інституту автоматики та електротехніки

Протокол № 4 від «14» 04 2025 р.

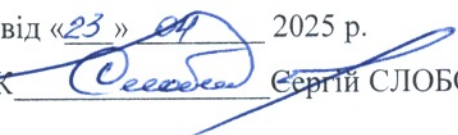
Заступник голови  Сергій НОВОГРЕЦЬКИЙ

Проект робочої програми навчальної дисципліни «Електроніка і мікросхемотехніка» погоджено з навчальним відділом

Начальник відділу  Андрій ЛАБАРТКАВА

Робоча програма навчальної дисципліни «Електроніка і мікросхемотехніка» затверджено Навчально-методичною радою НУК

Протокол № 4 від «23» 04 2025 р.

Голова НМР НУК  Сергій СЛОБОДЯН

© Костенко Д.В., 2025

© НУК, 2025

ЗМІСТ

Вступ.....	4
1. Опис навчальної дисципліни.....	5
2. Мета вивчення навчальної дисципліни.....	6
3. Передумови для вивчення дисципліни.....	6
4. Очікувані результати навчання.....	6
5. Програма навчальної дисципліни.....	7
6. Методи навчання, засоби діагностики результатів навчання та методи їх демонстрування.....	12
7. Форми поточного та підсумкового контролю.....	12
8. Критерії оцінювання результатів навчання.....	15
9. Інструменти, обладнання та програмне забезпечення, використання яких передбачає навчальна дисципліна.....	16
10. Рекомендовані джерела інформації.....	17

Анотація

Основне завдання схемотехніки — синтез (визначення структури) електронних схем, що забезпечують виконання певних функцій, і розрахунок параметрів елементів, які входять до них. Основною метою навчальної дисципліни є вивчення методів побудови, функціонування аналогових схем да дискретній і інтегральній елементній базі, математичний опис та синтез найпростіших цифрових схем, опанування методів дослідження процесів в електронних схемах.

Ключові слова: електроніка, транзистор, операційний підсилювач, фільтр, комбінаційна схема, тригер

Abstract

The main task of circuitry - the synthesis (definition of structure) of electronic circuits that provide certain functions, and the calculation of the parameters of the elements that are part of them. The main purpose of the discipline is to study the methods of construction, operation of analog circuits and discrete and integrated element base, mathematical description and synthesis of the simplest digital circuits, mastering the methods of studying processes in electronic circuits.

Keywords: electronics, transistor, operational amplifier, filter, combinational circuit, trigger

1. ОПИС НАВЧАЛЬНОЇ ДИСЦИПЛІНИ

Найменування показників	Галузь знань, спеціальність (освітня програма), освітній рівень	Характеристика навчальної дисципліни	
		денна форма здобуття освіти	заочна форма здобуття освіти
Кількість кредитів -6	Галузь знань G Інженерія, виробництво та будівництво	Обов'язкова	
Модулів – 2		Рік підготовки:	
Змістових модулів – 5		2-й	2-й
Індивідуальне науково-дослідне завдання: не передбачується	Спеціальність G3 Електрична інженерія Освітньо-професійна програма Електротехніка та електроенергетика	Семестр	
		3-й, 4-й	3-й, 4-й
		Лекцій	
		45 год.	10 год.
		Практичні, семінарські	
		0 год.	0 год.
		Лабораторні	
Загальна кількість годин 180		30 год.	6 год.
Тижневих годин для денної форми навчання: аудиторних – 2, 3; самостійної роботи студента – 3,5;	Освітній рівень: Перший (бакалаврський)	Самостійна робота	
		105 год.	164 год.
		Індивідуальні завдання: год.	
		Вид контролю: залік, іспит	
		Форма контролю: комбінована	

Співвідношення кількості годин аудиторних занять до самостійної та індивідуальної роботи становить (%):

- для денної форми навчання – 50%;
- для заочної форми навчання – 15%.

2. МЕТА ВИВЧЕННЯ НАВЧАЛЬНОЇ ДИСЦИПЛІНИ

Мета – освоєння студентами принципів побудови, аналізу фізичних процесів, розрахунку і проектування електронних пристроїв. Дисципліна дає основи знань в галузь електроніки, що дозволяє інженеру ефективно вирішувати задачі, пов'язані з управлінням технологічними процесами, з методами та пристроями перетворення електроенергії. Оволодіння основами мистецтва схемотехніки дозволить майбутньому інженеру гнучко вирішувати широкий ряд питань при проектуванні електронних пристроїв. Метою дисципліни є освоєння студентами принципів побудови, аналізу фізичних процесів, розрахунку і проектування електронних пристроїв. Вивчення навчальної дисципліни «Електроніка і мікросхемотехніка» формує у здобувачів відповідно до освітньо-професійної програми такі компетентності:

ЗК4 Здатність спілкуватися іноземною мовою.

ЗК5 Здатність до пошуку, оброблення та аналізу інформації з різних джерел.

СК3 Здатність вирішувати комплексні спеціалізовані задачі і практичні проблеми, пов'язані з роботою електричних систем та мереж, електричної частини станцій і підстанцій та техніки високих напруг.

3. ПЕРЕДУМОВИ ДЛЯ ВИВЧЕННЯ ДИСЦИПЛІНИ

Передумовами для вивчення дисципліни є дисципліни:

Теоретичні основи електротехніки;

Електроматеріалознавство.

4. ОЧІКУВАНІ РЕЗУЛЬТАТИ НАВЧАННЯ

Вивчення навчальної дисципліни передбачає формування та розвиток у здобувачів таких програмних результатів навчання:

ПРН6 Застосовувати прикладне програмне забезпечення, мікроконтролери та мікропроцесорну техніку для вирішення практичних проблем у професійній діяльності.

ПРНс18 Вміти самостійно вчитися, опановувати нові знання і вдосконалювати навички роботи з сучасним обладнанням, вимірювальною технікою та прикладним програмним забезпеченням.

ПРНс20 Наслідувати зразки дій, стратегії та тактики розв'язання професійних завдань досвідченими працівниками у галузі електроенергетики, електротехніки та електромеханіки.

5. ПРОГРАМА НАВЧАЛЬНОЇ ДИСЦИПЛІНИ

Модуль 1.

Змістовий модуль 1. Властивості напівпровідникових приладів

Тема 1. Р-п перехід при прямій, зворотній напрузі. Вольт-ампера характеристика р-п переходу. Типи і застосування діодів. Випрямляч напруги. Література: [1, 3, 7, 8], [2] стор. 36-49, [6] стор. 11-22.

Тема 2. Структура і принцип дії біполярного транзистора. Режим роботи. Література: [1, 3, 7, 8], [2] стор. 58-66. [6] стор. 62-71.

Тема 3. Польові транзистори. Структура, принцип дії, характеристики. Література: [1, 3, 7, 8], [2] стор. 67-73, [8] стор. 56-59.

Змістовий модуль 2. Транзисторні підсилювачі

Тема 4. Підсилювальний каскад зі спільним емітером (СЕ). Література: [1, 3, 7, 8], [8] стор. 32-33, [1] стор. 94-99, [2] стор. 94-97.

Тема 5. Транзисторні джерела струму і струмові дзеркала. Диференціальний підсилювальний каскад. Література: [1, 3, 7, 8], [4] стор. 171-177, [8] стор. 246-248.

Тема 6. Двотактні підсилювальні каскади. Література: [1, 3, 7, 8], [1] стор. 118-120, [4] стор. 238-245.

Тема 7. Зворотні зв'язки в підсилювачах. Література: [1, 3, 7, 8], [4] стор. 138-155, [5] стор. 18-24.

Модуль 2.

Змістовий модуль 3. Операційні підсилювачі в лінійному режимі.

Тема 1. Операційний підсилювач (ОП). Схема заміщення і параметри. Література: [1, 3, 7, 8], [1] стор. 129-136, [4] стор. 213-223.

Тема 2. Інвертуючий і неінвертуючий. Диференціальний підсилювач. Література: [1, 3, 7, 8], [4] стор. 225-236, [5] стор. 26-32.

Тема 3. Точність операційного підсилювача. Література: [1, 3, 7, 8], [5] стор. 34-47.

Тема 4. Багатовходовий суматор-віднімач. Література: [1, 3, 7, 8], [5] стор. 48-51.

Тема 5. Генератори синусоїдального сигналу на операційних підсилювачах. Література: [1, 3, 7, 8], [2] стор. 111-115, [6] стор. 171-176.

Тема 6. Активні фільтри. Література: [1, 3, 7, 8], [4] стор. 255-263, [5] стор. 62-68

Змістовий модуль 4. Операційні підсилювачі в нелінійному режимі.

Тема 7. Нелінійні функціональні перетворювачі. Література: [1, 3, 7, 8], [4] стор. 242-246, [7] стор. 171-179.

Тема 8. Кусочно-лінійні функціональні перетворювачі. Література: [1, 3, 7, 8], [] стор. 156-158, [7] стор. 180-184.

Тема 9. Операційний підсилювач в імпульсному режимі. Компаратор напруги. Література: [1, 3, 7, 8], [2] стор. 158-160, [6] стор. 196-199.

Тема 10. Інтегральний таймер і його застосування. Література: [1, 3, 7, 8], [1] стор. 210-211.

Тема 11. Імпульсна модуляція. Схемотехніка підсилювачів потужності класу D. [1, 7, 12], [2] стор. 133-135, [7] стор. 124 – 136, [27] стор. 82-95, 117-173.

Змістовий модуль 5. Цифрова техніка.

Тема 12. Алгебра логіки. Основна тотожність. Логічні елементи Література: [1, 3, 7, 8], [2] стор. 141-146, [9] стор. 5-10.

Тема 13. Комбінаційна логіка. Мінімізація логічних функцій. Література: [1, 3, 7, 8], [8] стор. 161-166, [9] стор. 11, 15-16.

Тема 14. Тригери. Синтез і взаємні перетворення тригерів. Література: [1, 3, 7, 8], [2] стор. 152-158.

Тема 15. Регістри. Лічильники. Література: [1, 3, 7, 8], [8] стор. 228-233.

Тематичний план навчальної дисципліни

Назви змістових модулів і тем	Кількість годин									
	денна форма					Заочна форма				
	усього	у тому числі				усього	у тому числі			
		лек	пр	лаб	с.р.		лек	пр	лаб	с.р.
1	2	3	4	5	7	8	9	10	11	12
Модуль 1										
Змістовий модуль 1. Властивості напівпровідникових приладів										
Тема 1. Р-п перехід при прямій, зворотній напрузі. Типи і застосування діодів.	10	2	0	2	6	10	2	0	0	8
Тема 2. Структура і принцип дії біполярного транзистора.	10	2	0	2	6	10	0	0	2	8
Тема 3. Польові транзистори. Структура, принцип дії, характеристики.	10	2	0	2	6	10	0	0	0	10
Разом за змістовим модулем 1	30	6	0	6	18	30	2	0	2	26
Змістовий модуль 2. Транзисторні підсилювачі										
Тема 4. Підсилювальний каскад зі спільним емітером (СЕ).	6	2	0	2	2	6	2	0	0	4
Тема 5. Транзисторні джерела струму і струмові дзеркала. Диференціальний підсилювальний каскад.	6	2	0	2	2	6	0	0	0	6
Тема 6. Двотактні підсилювальні каскади.	8	2	0	2	4	8	0	0	2	6
Тема 7. Зворотні зв'язки в підсилювачах.	10	3	0	3	4	10	0	0	0	10
Разом за змістовим модулем 2	30	9	0	9	12	30	2	0	2	26
Разом за модулем 1	60	15	0	15	30	60	4	0	4	52
Модуль 2										
Змістовий модуль 3. Операційний підсилювач в лінійному режимі										
Тема 1. Операційний підсилювач (ОП). Схема заміщення і параметри.	6	2	0	0	4	6	2	0	0	4
Тема 2. Інвертуючий і неінвертуючий. Диференціальний підсилювач.	6	2	0	2	2	6	0	0	2	4
Тема 3. Точність операційного підсилювача.	6	2	0	0	4	6	0	0	0	6
Тема 4. Багатовходовий суматор-віднімач.	6	2	0	2	2	6	0	0	0	6

Тема 5. Генератори синусоїдального сигналу на операційних підсилювачах	8	2	0	2	4	8	0	0	0	8
Тема 6. Активні фільтри.	8	2	0	4	2	8	0	0	0	8
Разом за змістовим модулем 3	40	12	0	10	18	40	2	0	2	36
Змістовий модуль 4. Операційний підсилювач в нелінійному режимі										
Тема 7. Нелінійні функціональні перетворювачі.	8	2	0	0	6	8	0	0	0	8
Тема 8. Кусочно-лінійні функціональні перетворювачі.	8	2	0	2	4	8	0	0	0	8
Тема 9. Операційний підсилювач в імпульсному режимі. Компаратор напруги.	8	2	0	0	6	8	2	0	0	6
Тема 10. Інтегральний таймер і його застосування.	8	2	0	3	3	8	0	0	2	6
Тема 11. Імпульсна модуляція. Схемотехніка підсилювачів потужності класу D.	8	2	0	0	6	8	0	0	0	8
Разом за змістовим модулем 4	40	10	0	5	25	40	2	0	2	36
Змістовий модуль 5. Цифрова техніка.										
Тема 12. Алгебра логіки. Основна тотожність.	10	2	0	0	8	10	0	0	0	10
Тема 13. Комбінаційна логіка. Мінімізація логічних функцій.	10	2	0	0	8	10	2	0	0	8
Тема 14. Тригери. Синтез і взаємні перетворення тригерів. \	10	2	0	0	8	10	0	0	0	10
Тема 15. Регістри. Лічильники.	10	2	0	0	8	10	0	0	0	10
Разом за змістовим модулем 5	40	8	0	0	32	40	2	0	0	38
Разом за модулем 2	120	30	0	15	75	120	6	0	4	110
Разом за дисципліну	180	45	0	30	105	180	10	0	8	162

Теми лабораторних занять

№ з/п	Назва теми	Кількість годин	
		Денна форма	Заочна форма
	Модуль 1		
1	Вивчення пакету Multisim та його використання для проведення лабораторних робіт.	2	
2	Дослідження вольт-ампірної характеристики р-п переходу.	2	2
3	Дослідження статичних характеристик транзисторів.	2	
4	Дослідження підсилювального каскаду з СЕ	2	
5	Дослідження підсилювального каскаду з СЕ з ВЗЗ по струму.	2	
6	Дослідження підсилювального каскаду з СЕ з ВЗЗ по напрузі.	2	
7	Дослідження двотактного компліментарного підсилювального каскаду.	3	2
	Модуль 2		
1	Дослідження диференційного підсилювача на ОП.	2	2
2	Дослідження багатовходового суматора-віднімача.	2	
3	Дослідження генераторів синусоїдального сигналу.	2	
4	Дослідження активного фільтру низьких частот.	2	
5	Дослідження активного смугового фільтру.	2	
6	Дослідження прецизійного випрямляча на ОП.	2	
7	Дослідження генераторних схем на таймерах.	3	2
	Разом	30	8

Самостійна робота

Розподіл годин самостійної роботи для студентів денної форми здобуття освіти:

- опрацювання лекційного матеріалу – **1 год/1 год. занять (2 години на 1 лекцію);**
- опрацювання окремих розділів програми, які не викладаються на лекціях – **3 год/1 год. занять (6 годин на 1 лекцію);**
- самостійне опрацювання матеріалів лабораторних робіт – **1-4 год/1 заняття;**
- підготовка до лабораторних робіт – **1-4 год/1 заняття;**
- написання домашньої контрольної роботи (обсяг однієї роботи 10-20 аркушів А4) – **мінімум 20 годин на 1 роботу;**
- підготовка до модульного контролю – **мінімум 10 годин на кожен контроль**

Завдання для самостійної роботи

№ з/п	Вид роботи	Кількість годин	
		Денна форма	Заочна форма
1	Опрацювання лекційного матеріалу	45	20
2	Підготовка до лабораторних робіт	30	32
	Опрацювання окремих розділів програми, які не викладаються на лекціях	0	30
3	Домашня контрольна робота	0	40

4	Самостійне опрацювання матеріалів лабораторних робіт	10	20
5	Підготовка до модульного контролю	20	20
	Разом	105	162

6. МЕТОДИ НАВЧАННЯ, ЗАСОБИ ДІАГНОСТИКИ РЕЗУЛЬТАТІВ НАВЧАННЯ ТА МЕТОДИ ЇХ ДЕМОНСТРУВАННЯ

Засобами оцінювання та методами демонстрування результатів є:

- підсумкова контрольна робота / екзамен;
- модульні контрольні роботи;
- захист звітів з лабораторних робіт;
- самостійне опрацювання матеріалів лабораторних робіт;
- домашні контрольні роботи.

7. ФОРМИ ПОТОЧНОГО ТА ПІДСУМКОВОГО КОНТРОЛЮ

Досягнення студента оцінюються за 100-бальною системою Університету.

Підсумкова оцінка навчального курсу включає в себе оцінки з поточного контролю, оцінки з модульних контролів за змістовими модулями і оцінки з підсумкової контрольної роботи (ПКР, за її наявності) або екзамену. У проміжних оцінках студент може набрати від 60 балів до 100 балів. У кожного компонента своя частка в загальній системі оцінок. Під компонентом проміжних оцінок розуміються поточні оцінки протягом семестру (активність, участь в дискусіях; виконання завдань та інше).

Питома вага ПКР/екзамену в загальній системі оцінок - **40 балів**. Бали, отримані за підсумкову контрольну роботу, додаються до балів за змістові модулі.

Поточний контроль проводиться на кожній лабораторній роботі, при її захисті та за результатами виконання завдань самостійної роботи. Він передбачає оцінювання теоретичної підготовки здобувачів вищої освіти із зазначеної теми (у тому числі, самостійно опрацьованого матеріалу).

Зарахування кредитів навчального курсу можливо тільки після досягнення результатів, запланованих РПНД, що виражається в одній з позитивних оцінок, передбачених чинним законодавством.

Форми контролю результатів навчальної діяльності студентів та їх оцінювання

Захист лабораторної роботи	Критерії оцінювання
5	Відповідь правильна, повна, логічна, містить аналіз, систематизацію, узагальнення, використані міжпредметні зв'язки, містить аргументовані висновки, складена програма без помилок.
2-3	Відповідь частково правильна, містить неточності, недостатньо обґрунтована, програма працює з помилками.
1	Відповідь містить значну кількість суттєвих помилок, не обґрунтована, програма не компілюється.
0	Студент не дає відповіді.
	Максимальна оцінка студента за даний компонент програми за семестр: - для денної форми навчання – 35 бали (7 робіт по 5 бали);

	- для заочної форми – 10 балів (2 роботи по 5 балів).
--	---

Самостійне опрацювання матеріалів	Критерії оцінювання
5	Конспектування матеріалу виконано в повній мірі з достатньою точністю, в матеріалі орієнтується в достатній мірі, на питання відповідає чітко, складена програма без помилок.
2-3	Конспектування матеріалу має неточності та незначні пропуски, відповіді частково правильні, мають неточності, програма працює з помилками.
1	Конспектування матеріалу не проводив, при цьому в матеріалі орієнтується відповідь містять значну кількість суттєвих помилок, програма не компілюється.
0	Студент не опрацював матеріал .
	Максимальна оцінка студента за даний компонент програми 54 балів – 9 практичні роботи по 6 балів для заочної форми.

ПМК	Критерії оцінювання
25	Робота виконана у встановлений термін. Студент самостійно визначає тип задачі і раціонально розв'язує її. Робота відповідає встановленим вимогам до оформлення звітів.
15	Робота виконана самостійно з порушенням встановлених термінів. Студент самостійно визначає тип задачі і раціонально розв'язує її, відповідає встановленим вимогам до оформлення звітів.
10	Робота виконана з порушенням встановлених термінів. Розв'язує задачу користуючись алгоритмом. Робота містить неточності встановленим вимогам до оформлення звітів.
5	Студент складає скорочену умову задачі. Робота не відповідає встановленим вимогам до оформлення звітів.
0	Студент не надав контрольну роботу.
	Максимальна оцінка студента за даний компонент програми 40 балів (за 1 контрольну роботу).

Контрольна робота	Критерії оцінювання
36-40	Робота виконана у встановлений термін. Студент самостійно визначає тип задачі і раціонально розв'язує її. Робота відповідає встановленим вимогам до оформлення звітів.
31-35	Робота виконана самостійно з порушенням встановлених термінів. Студент самостійно визначає тип задачі і раціонально розв'язує її, відповідає встановленим вимогам до оформлення звітів.
21-30	Робота виконана з порушенням встановлених термінів. Розв'язує задачу користуючись алгоритмом. Робота містить неточності встановленим вимогам до оформлення звітів.
1-20	Студент складає скорочену умову задачі. Робота не відповідає встановленим вимогам до оформлення звітів.
0	Студент не надав контрольну роботу.
	Максимальна оцінка студента за даний компонент програми 40 балів (за 1 контрольну роботу).

Форма контролю	Максимальна кількість балів	
	Денна форма	Заочна форма
Виконання лабораторних робіт	7x5=35 балів	2x5=10 балів
Самостійна обробка матеріалів практичних робіт	0	5x5=25 балів
Домашня контрольна робота	0	50 балів
Поточний модульних контроль	50	0
Всього	85	85

ПКР/екзамен	Критерії оцінювання
40	Повна відповідь (не менше 90% потрібної інформації), надані відповідні обґрунтування та особистий погляд.
30	Достатньо повна відповідь (не менше 75% потрібної інформації), або незначні неточності.
20	Неповна відповідь (не менше 60% потрібної інформації) та деякі помилки
10	Незадовільна відповідь.
0	Студент не з'явився на залік/екзамен.
	Максимальна оцінка студента за даний компонент програми 40 балів

8. КРИТЕРІЇ ОЦІНЮВАННЯ РЕЗУЛЬТАТІВ НАВЧАННЯ

Модуль 1

		Денне відділення		Заочне відділення	
		Вид роботи	Кількість балів	Вид роботи	Кількість балів
ЗМ 1	T1	Лабораторна робота	5	Самостійне опрацювання матеріалів лабораторних робіт	5
	T2	Лабораторна робота	5	Лабораторна робота	5
	T3	Лабораторна робота	5	Самостійне опрацювання матеріалів лабораторних робіт	5
	ПМК	Контрольна робота	25		
ЗМ 2	T4	Лабораторна робота	5	Самостійне опрацювання матеріалів лабораторних робіт	5
	T5	Лабораторна робота	5	Самостійне опрацювання матеріалів лабораторних робіт	5
	T6	Лабораторна робота	5	Лабораторна робота	5
	T7	Лабораторна робота	5	Самостійне опрацювання матеріалів лабораторних робіт	5
	ПМК	Контрольна робота	25		
Самостійна робота				Домашня контрольна робота	50
Підсумковий контроль		Контрольна робота	40	Контрольна робота	40
Сума			125		125

Модуль 2

		Денне відділення		Заочне відділення	
		Вид роботи	Кількість балів	Вид роботи	Кількість балів

ЗМ 3	T1	Лабораторна робота	5	Самостійне опрацювання матеріалів лабораторних робіт	5
	T2	Лабораторна робота	5	Лабораторна робота	5
	T3	Лабораторна робота	5	Самостійне опрацювання матеріалів лабораторних робіт	5
	T4	Лабораторна робота	5	Самостійне опрацювання матеріалів лабораторних робіт	5
	T5	Лабораторна робота	5	Самостійне опрацювання матеріалів лабораторних робіт	5
	ПМК	Контрольна робота	25		
ЗМ 4	T6	Лабораторна робота	5	Лабораторна робота	5
	T7	Лабораторна робота	5	Самостійне опрацювання матеріалів лабораторних робіт	5
	ПМК	Контрольна робота	25		
ЗМ 5	ПМК	Контрольна робота	25	Контрольна робота	25
Самостійна робота				Домашня контрольна робота	50
Підсумковий контроль		Екзамен	40	Екзамен	40
Сума			150		150

За бажанням студент може отримати додаткові бали за позааудиторну роботу:
участь у науковому пікніку з самостійно виконаною розробкою в галузі Інтернету речей – 20 балів;
доповідь на науковій конференції НУК за темою, пов'язаною з Інтернетом речей – 30 балів.

9. ІНСТРУМЕНТИ, ОБЛАДНАННЯ ТА ПРОГРАМНЕ ЗАБЕЗПЕЧЕННЯ, ВИКОРИСТАННЯ ЯКИХ ПЕРЕДБАЧАЄ НАВЧАЛЬНА ДИСЦИПЛІНА

1. Комп'ютери, комп'ютерні системи та мережі.
2. Програмне забезпечення для моделювання електронних схем.

3. Демонстраційні плати для проведення лабораторних робіт.
4. Власні смартфони з Android або iOS.
5. Контрольно-вимірювальні прилади.

10. РЕКОМЕНДОВАНІ ДЖЕРЕЛА ІНФОРМАЦІЇ

Основна література

1. Колонтаєвський Ю.П., Сосков А.Г. Електроніка і мікро схемотехніка: Підручник / За ред.. А.Г. Соскова. – К.: Каравела, 2009. – 416 с.
2. Ковальов В.О., Телюта Р.В., Плешков С.П. Основи електроніки та мікросхемотехніки: Навчальний посібник. – Кропивницький: РВЛ ЦНТУ, 2018. – 197 с..
3. В.А. Скаржепа, А.Н. Луценко. Електроніка і мікросхемотехніка. – Київ: Вища школа, 1989, т 1, т 2.
4. Комп'ютерна електроніка: Електроніка і мікросхемотехніка: Розділ "Елементна база комп'ютерної електроніки та аналогові електронні пристрої": Конспект лекцій для студентів напряму підготовки 6.050201 "Системна інженерія" / Укл.: А.О. Новацький– К: НТУУ «КПІ», 2011 – 308 с.
5. Оброблення сигналів на базі операційних підсилювачів. Схемотехніка. Розрахунки: Навч. посіб. / Сергій Олексійович Седов. – Київ : КПІ ім. Ігоря Сікорського, 2017. – 132 с.: іл.
6. С.О. Квітка, В.Ф. Яковлєв, О.В. Нікітіна. Електроніка та мікросхемотехніка / За заг. ред. проф. Яковлєва В.Ф. – Суми : 2012. – 350 с.
7. О. М. Воробйова, В. Д. Іванченко. Основи схемотехніки: підручник. – [2-е вид.]. – Одеса: Фенікс, 2009. – 388 с..
8. Р.С.Жупанова Електроніка та мікросхемотехніка. Опорний конспект лекцій з дисципліни «Електроніка та мікросхемотехніка» для студентів спеціальності 5.05020201 “Монтаж, обслуговування засобів і систем автоматизації технологічного виробництва ”. – Вінниця: ВК НУХТ, 2013 .–272с.
9. Д.В. Костенко. Проектування комбінаційних пристроїв. Методичні вказівки. Миколаїв, 2006.
10. Методичні вказівки до виконання лабораторних робіт з дисципліни "Електроніка і мікросхемотехніка" / Д.В. Костенко, С.Л. Трибулькевич. – Миколаїв : НУК, 2015. – 57с.
11. Методичні вказівки до виконання лабораторних робіт з дисципліни «Електроніка та мікросхемотехніка» : у 2 ч. Ч. 2 / Д. В. Костенко, С. Л. Трибулькевич, Г. С. Грудініна. – Миколаїв : НУК, 2021. – 40 с.

12. Л.В. Забаренко, Д.В. Костенко, С.Л. Трибулькевич. Методичні вказівки до самостійної роботи по дисципліні "Електроніка та мікросхемотехніка". – Миколаїв, НУК, 2024.

Допоміжна література

13. В.А. Завадский. Комп'ютерна електроніка. К.: Век, 1996, 360с.
14. Motorola. CD-ROM library, 1997.
15. National Semiconductor CD-ROM library, 2001.
16. Pulsed Operating Ranges for AlInGaP LEDs vs. Projected Long Term Light Output Performance, Application Brief I-024, Copyright © 1999 Agilent Technologies, Inc.
17. Specifications for Nichia white LED. No: STSE-CW2159A.
18. Bolymin LCD/ CD-ROM library. 2001.
19. International Rectifier. IGBT user guide, 1998.
20. Analog devices. CD-ROM library, 1997.
21. SGS-Thomson microelectronic group. CD-ROM library, 2001.
22. TOPSwitch® -FX Flyback Design Methodology Application Note AN-25, ©Copyright 2000, Power Integrations, Inc. 477 N. Mathilda Avenue, Sunnyvale, CA 94086.
23. TinySwitch Flyback Design Methodology Application Note AN-23, ©Copyright 1999, Power Integrations, Inc. 477 N. Mathilda Avenue, Sunnyvale, CA 94086.
24. Intelligent Power Management Peripheral for Motor Control, IR WORLD HEADQUARTERS: 233 Kansas St., El Segundo, California 90245 2001.
25. POWER CONVERSION PROCESSOR TM ARCHITECTURE AND HVAC PRODUCTS FOR MOTOR DRIVE, IR WORLD HEADQUARTERS: 233 Kansas St., El Segundo, California 90245, 2001.
26. DESIGN TIP DT 00-1 Designing with IR2137, by Dorin O. Neacsu, Toshio Takahashi and Hoa Huu Nguyen, IR WORLD HEADQUARTERS: 233 Kansas St., El Segundo, California 90245, 2000.
27. Електроніка і мікросхемотехніка: Підручник для студентів, що навчаються за напрямком «Електромеханіка» та «Електротехніка»: у 4-х т./ В.І. Сенько та ін.; Під ред. В.І. Сенька. – К.: ТОВ «Видавництво «Обереги», 2000. Т. 1. Елементна база електронних пристроїв. – 300 с.
28. Електроніка і мікросхемотехніка: Підручник для студентів, що навчаються за напрямком «Електромеханіка» та «Електротехніка»: у 4-х т./ В.І. Сенько та ін.; Під ред. В.І. Сенька. – К.: ТОВ «Видавництво «Обереги», 2000. Т. 2. Аналогові та імпульсні пристрої. – 510 с.

29. Новіков В.О., Рожко Ж.А., Богуш А.Р., Грінько С.С. ТЕОРЕТИЧНІ ТА ПРАКТИЧНІ ОСНОВИ ЕЛЕКТРОНІКИ . – Херсон, Херсонський національний технічний університет, 2017. – 146 с.

Інформаційні ресурси в інтернет

<http://www.ti.com/>

<http://www.st.com/>

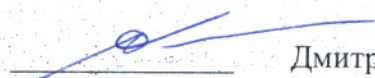
<http://www.irf.com>

<http://www.analog.com>

<http://www.nxp.com>

<http://www.onsemi.com>

Розробник:
Доцент кафедри ЕІС та РК

 Дмитро Костенко